



بخشی از ترجمه مقاله

عنوان فارسی مقاله :

معماری حافظه پنهان کوانتومی تک شار

عنوان انگلیسی مقاله :

Single-Flux-Quantum Cache Memory Architecture



توجه !

این فایل تنها قسمتی از ترجمه میباشد. برای تهیه مقاله ترجمه شده کامل با فرمت ورد (قابل ویرایش) همراه با نسخه انگلیسی مقاله، [اینجا](#) کلیک نمایید.



بخشی از ترجمه مقاله

III. EVALUATION

In this section, we evaluate the access time, power consumption, and area of proposed architecture. We compare the results with existing SFQ shift register memory to unveil the effectiveness of our approach. We assume that the cache size of evaluation target is 16 Kbits. In this case, the index is 8 bits and the tag is 22 bits. The number of entries is 256. Fig. 3 shows the trade-off between access time and power consumption in changing the number of sub arrays. There is a sweet spot considering both of access time and power consumption. According to Fig. 3, we evaluate 32 sub-arrayed shift register cache. In our evaluation, the following models are introduced. Access time is given by Equation 1,

III. ارزیابی

ما در این بخش، به بررسی زمان دسترسی، مصرف برق و زمینه‌ی معماری پیشنهادی می‌پردازیم. ما نتایج را با حافظه‌ی ثبت تغییر SFQ به منظور آشکار ساختن اثر بخشی روش خود، مقایسه می‌کنیم. تصور ما این است که اندازه‌ی حافظه‌ی پنهان مورد ارزیابی، 16 کیلو بیت است. در این مورد، فهرست 8 بیت و tag 22 بیت می‌باشد. تعداد ورودی‌ها 256 تاست. شکل 3، تبدلات بین زمان دسترسی و مصرف برق را در زمان تغییر تعداد زیر آرایه‌ها نشان می‌دهد. یک نقطه‌ی مهم با توجه به زمان دسترسی و مصرف انرژی وجود دارد. مطابق شکل 3، ما به ارزیابی حافظه‌ی پنهان ثبت تغییر زیر آرایه می‌پردازیم. در ارزیابی ما، می‌توان مدل‌های زیر را معرفی کرد. زمان دسترسی توسط تساوی 1 ارائه می‌گردد:



توجه!

این فایل تنها قسمتی از ترجمه می‌باشد. برای تهیه مقاله ترجمه شده کامل با فرمت

ورد (قابل ویرایش) همراه با نسخه انگلیسی مقاله، [اینجا](#) کلیک نمایید.

برای جستجوی جدیدترین مقالات ترجمه شده، [اینجا](#) کلیک نمایید.