



بخشی از ترجمه مقاله

عنوان فارسی مقاله :

بهینه سازی انرژی حرارت - آگاه با سنتز شبکه مستقر بر تراشه سه بعدی
ثابت همراه با جزایر ولتاژ - فرکانس

عنوان انگلیسی مقاله :

Thermal-Aware Energy Optimization by Synthesizing Firm
3-D Network-on-Chip with Voltage-Frequency Islands



توجه !

این فایل تنها قسمتی از ترجمه میباشد. برای تهیه مقاله ترجمه شده کامل
با فرمت ورد (قابل ویرایش) همراه با نسخه انگلیسی مقاله، [اینجا](#) کلیک نمایید.



بخشی از ترجمه مقاله

VI. CONCLUSIONS

In this paper, we proposed to synthesis 3-D NoC with VFI design for minimizing system energy meanwhile keeping thermal balancing across the chip. Unified considering task scheduling and V/F scaling help to minimize the computation energy. Core stacking following with task migration can reduce communication energy while balancing the powers across the stacks. Moreover, treating each core stack as a unity facilitates to transform the 3-D NoC mapping problem into a 2-D issue. Experimental results demonstrate the effectiveness of the proposed synthesis framework.

VI. نتیجه گیری ها

در این مقاله، ما سنتز NoC سه بعدی را با طراحی VFI برای به حداقل رساندن انرژی سیستم در عین حفظ موازنه حرارتی در میان تراشه پیشنهاد نمودیم. بررسی توانمان زمان بندی کاری و مقیاس گذاری V/F کمکی برای به حداقل رساندن انرژی محاسباتی محسوب می گردد. انباشته سازی هسته با مهاجرت کار می تواند منتج به کاهش انرژی های ارتباطی در حین موازنه قدرت در میان پشته ها یا انباشت ها گردد. علاوه بر این، تلقی هر پشته یا انباشت هسته به عنوان یک واحد، تبدیل مساله نگاشت NoC سه بعدی را به یک موضوع دو بعدی تسهیل می نماید. نتایج تجربی اثربخشی چارچوب سنتز ارائه شده را نشان می دهد.



توجه !

این فایل تنها قسمتی از ترجمه میباشد. برای تهیه مقاله ترجمه شده کامل با فرمت ورد (قابل ویرایش) همراه با نسخه انگلیسی مقاله، [اینجا](#) کلیک نمایید.

برای جستجوی جدیدترین مقالات ترجمه شده، [اینجا](#) کلیک نمایید.