



بخشی از ترجمه مقاله

عنوان فارسی مقاله :

طرز کار فلیپ فلاپ های CPAL دو فاز بی دررو در
ناحیه Near-Threshold و Super-Threshold

عنوان انگلیسی مقاله :

Adiabatic Two-Phase CPAL Flip-Flops Operating on
Near-Threshold and Super-Threshold Regions



توجه !

این فایل تنها قسمتی از ترجمه میباشد. برای تهیه مقاله ترجمه شده کامل
با فرمت ورد (قابل ویرایش) همراه با نسخه انگلیسی مقاله، [اینجا](#) کلیک نمایید.



بخشی از ترجمه مقاله

5. Conclusion

This paper focuses on the near-threshold and super-threshold adiabatic flip-flops and sequential circuits. The near-threshold adiabatic flip-flops are realized with two-phase CPAL (complementary pass-transistor adiabatic logic) circuits. A traffic light controller operating on near-threshold and super-threshold regions has been verified. All circuits are simulated using NCSU PDK 45nm technology by varying supply voltage from 0.3V to 1.0V with 0.1V steps. Based on the HSPICE simulation results, the energy consumption of the medium-voltage adiabatic flip-flops using two-phase CPAL circuits can be greatly reduced with reasonable speed.

5- جمع بندی

این مقاله در near-threshold و super-threshold فلیپ فلاپ های بی دررو و مدارهای پی در پی تمرکز دارد. فلیپ فلاپ های بی دررو nearthreshold با مدارهای CPAL دو فاز (complementary pass-transistor adiabatic logic) تحقق یافتند. کنترل کننده چراغ راهنمایی و رانندگی در ناحیه near-threshold و super-threshold بررسی شده است. همه مدارها با استفاده از تکنولوژی NCSU PDK 45nm با تغییر ولتاژ تغذیه از 0.3V to 1.0V با گامهای 0.1V شبیه سازی شده است. بر اساس نتایج شبیه سازی HSPICE، مصرف انرژی فلیپ فلاپهای بی دررو با ولتاژ متوسط را با استفاده از مدارهای CPAL دو فاز می توان تا حد زیادی با سرعت معقول کاهش داد.



توجه!

این فایل تنها قسمتی از ترجمه میباشد. برای تهیه مقاله ترجمه شده کامل با فرمت ورد (قابل ویرایش) همراه با نسخه انگلیسی مقاله، [اینجا](#) کلیک نمایید.

برای جستجوی جدیدترین مقالات ترجمه شده، [اینجا](#) کلیک نمایید.