



بخشی از ترجمه مقاله

عنوان فارسی مقاله :

پیاده سازی سخت افزار کارآمد DVFS در سیستم چند هسته ای
با شبکه بی سیم بر روی تراشه

عنوان انگلیسی مقاله :

An Efficient Hardware Implementation of DVFS in
Multi-Core System with Wireless Network-on-Chip



توجه !

این فایل تنها قسمتی از ترجمه میباشد. برای تهیه مقاله ترجمه شده کامل
با فرمت ورد (قابل ویرایش) همراه با نسخه انگلیسی مقاله، [اینجا](#) کلیک نمایید.



بخشی از ترجمه مقاله

VI. CONCLUSION AND FUTURE WORK

In this paper we implement a centralized controller with DVFS module for cores and power gating controller for wireless interfaces to achieve optimal system wide energy savings and performance. A dual-band transceiver with appropriate antenna is designed for power and latency efficient communication between controller and various clusters of the chip. The controller is shown to achieve up to 33.085 % of energy savings over the wireless channel.

In ongoing and future investigations, we intend to establish a detailed full system analysis along with thermal modeling of our proposed architecture.

VI. نتیجه گیری و کارهای آینده

در این مقاله ما پیاده سازی یک کنترلر متمرکز با ماژول DVFS برای هسته و کنترلر راهگامی قدرت برای رابط های بی سیم برای دستیابی به سیستم بهینه صرفه جویی انرژی گسترده و عملکرد را انجام دادیم. فرستنده و گیرنده dual-band با آنتن مناسب برای تامین برق و ارتباطات کارآمد تاخیری بین کنترلر ها و خوشه های مختلف از تراشه طراحی شده است. کنترلر نشان می دهد که تا به 33.085% صرفه جویی در انرژی بیش از کانال بی سیم دست یافته است. در تحقیقات در حال انجام و در آینده، ما قصد ایجاد یک تجزیه و تحلیل سیستم کامل مفصل همراه با مدل سازی حرارتی از معماری پیشنهادی مان را داریم .



توجه !

این فایل تنها قسمتی از ترجمه میباشد. برای تهیه مقاله ترجمه شده کامل با فرمت ورد (قابل ویرایش) همراه با نسخه انگلیسی مقاله، [اینجا](#) کلیک نمایید.

برای جستجوی جدیدترین مقالات ترجمه شده، [اینجا](#) کلیک نمایید.