



بخشی از ترجمه مقاله

عنوان فارسی مقاله :

یک ابزار طراحی ترکیبی منطقی برای استفاده در برنامه های
درسی مداری و مهندسی کامپیوتر

عنوان انگلیسی مقاله :

CLDT: A COMBINATIONAL LOGIC DESIGN TOOL FOR USE IN
ELECTRICAL AND COMPUTER ENGINEERING CURRICULA

توجه !



این فایل تنها قسمتی از ترجمه میباشد. برای تهیه مقاله ترجمه شده کامل
با فرمت ورد (قابل ویرایش) همراه با نسخه انگلیسی مقاله، [اینجا](#) کلیک نمایید.



بخشی از ترجمه مقاله

4. WORK IN PROGRESS STATUS

This project is an NSF funded project (EEC-0530493) that is to be completed in October 2006. At the time of writing this ‘Work In Progress’ paper, the design of the tool has been developed and the implementation of the truth table phase of the tool is underway. The tutorials and manuals as well as the circuit implementation phase of the tool are in the design phase and expected to be completed May 2006. The tool will be pilot tested with Engineering students at Norfolk State University in the Fall semester of 2006. It is intended that qualitative as well as quantitative assessment will be undertaken to view the full impact of this tool on students’ learning.

4. وضعیت کار در حال پیشرفت



این یک پروژه است که توسط NSF بودجه دهی شده است و باید تا اکتبر 2006 کامل شود. در هنگام نگارش این مقاله برای یک کار در حال پیشرفت، طراحی این ابزار پایان یافته است و اجرای فاز جدول صحت آن نیز تحت تکمیل است. مونه آموزشی و راهنمای این ابزار در کنار بخش اجرای مدار در فاز طراحی بوده و باید تا می 2006 به اتمام برسد. این ابزار به صورت اولیه برای دانشجویان مهندسی در دانشگاه ایالت نورفولک در ترم پاییز 2006، مورد استفاده قرار گیرد. باید ارزیابی های کیفی و کمی را برای مشاهده ی کامل تاثیر این ابزار روی آموزش دانشجویان، انجام شود.

توجه!

این فایل تنها قسمتی از ترجمه میباشد. برای تهیه مقاله ترجمه شده کامل با فرمت

ورد (قابل ویرایش) همراه با نسخه انگلیسی مقاله، [اینجا](#) کلیک نمایید.

برای جستجوی جدیدترین مقالات ترجمه شده، [اینجا](#) کلیک نمایید.