



## بخشی از ترجمه مقاله

عنوان فارسی مقاله :

یک 1-kS/s 9.1-ENOB SAR ADC در تکنولوژی 0/13 CMOS نانومتر  
برای تجهیزات کاشت پزشکی

عنوان انگلیسی مقاله :

A 53-nW 9.1-ENOB 1-kS/s SAR ADC in 0.13-  $\mu$ m CMOS  
for Medical Implant Devices



توجه !

این فایل تنها قسمتی از ترجمه میباشد. برای تهیه مقاله ترجمه شده کامل  
با فرمت ورد (قابل ویرایش) همراه با نسخه انگلیسی مقاله، [اینجا](#) کلیک نمایید.



## بخشی از ترجمه مقاله

### V. CONCLUSION

In this paper, we have presented an ultra-low-power SAR ADC in  $0.13\text{-}\mu\text{m}$  CMOS technology for medical implant devices. The ADC achieves 9.1 ENOB with a power consumption of 53 nW at a sampling rate of 1 kS/s. It utilizes an ultra-low power design strategy, imposing maximum simplicity on ADC architecture, low transistor count, low leakage circuit techniques, and a matched capacitive DAC with a switching scheme which results in full-range sampling without switch bootstrapping and extra reset voltage. Furthermore, a dual-supply scheme allows the SAR logic to operate at 0.4 V, resulting in 15% power reduction compared to the 1-V single-supply mode without any loss in ADC performance. The paper has also shown that at such low-sampling rates, leakage power can be a significant portion of the total ADC power consumption, degrading the energy efficiency and FOM.

### 5. نتیجه گیری

در این مقاله، ما یک SAR ADC با توان فوق العاده پایین را با تکنولوژی 130 میکرومتر CMOS برای تجهیزات کاشت پزشکی ارائه دادیم. ADC به یک ENOB 9.1 با مصرف توان 53 نانو وات در یک نرخ نمونه برداری 1kS/s دست یافته است. این مقاله از یک روش طراحی با توان فوق العاده پایین که حداکثر سادگی در معماری ADC، تعداد اندک ترانزیستور، روش های مدار نشستی کم و DAC خارنی تطبیق یافته با یک روش سوئیچ که منجر به نمونه برداری محدوده کامل بدون بوت-استرپ کردن سوئیچ و ولتاژ ریست دقیق مواجه است را پیشنهاد می دهد. بعلاوه، یک روش تغذیه دوگانه نیز به منطق SAR اجازه کار کردن در ولتاژ 0.4 ولت را می دهد که منجر به 15 درصد در کاهش توان در مقایسه با روش تک منبع 1 ولتی بدون هیچگونه تلفاتی در معماری ADC می شود. مقاله همچنین نشان میدهد که در چنین نرخ نمونه برداری پایینی، توان نشستی می تواند یک بخش قابل توجه از کل مصرف توان ADC را داشته باشد که سبب کاهش بازده انرژی و FOM می شود.



### توجه!

این فایل تنها قسمتی از ترجمه میباشد. برای تهیه مقاله ترجمه شده کامل با فرمت

ورد (قابل ویرایش) همراه با نسخه انگلیسی مقاله، [اینجا](#) کلیک نمایید.

همچنین برای مشاهده سایر مقالات این رشته [اینجا](#) کلیک نمایید.