



بخشی از ترجمه مقاله

عنوان فارسی مقاله :

پیاده سازی سخت افزاری FPGA کارای تابع هش ایمن SHA-2

عنوان انگلیسی مقاله :

Efficient FPGA Hardware Implementation of Secure

Hash Function SHA-2



توجه !

این فایل تنها قسمتی از ترجمه میباشد. برای تهیه مقاله ترجمه شده کامل با فرمت ورد (قابل ویرایش) همراه با نسخه انگلیسی مقاله، [اینجا](#) کلیک نمایید.



بخشی از ترجمه مقاله

VI. CONCLUSIONS

In this paper, we proposed a new design for the SHA-256 and SHA-512 functions. Moreover, the proposed design has been implemented on Xilinx Virtex-5 FPGA. Its area, frequency, throughput and Efficiency have been compared and it is shown that the proposed design outperform the previously reported ones.

6. نتیجه گیری

در این مقاله، طرح جدیدی برای توابع SHA-256 و SHA-512 پیشنهاد کردیم. به علاوه، طرح پیشنهادی روی **Xilinx Virtex-5 FPGA** پیاده شده است. مساحت، فرکانس، برون دهی و کارایی اش مقایسه و نشان داده شده است که طرح پیشنهادی برتر از طرح های قبلاً گزارش شده عمل می کند.



توجه !

این فایل تنها قسمتی از ترجمه میباشد. برای تهیه مقاله ترجمه شده کامل با فرمت ورد (قابل ویرایش) همراه با نسخه انگلیسی مقاله، [اینجا](#) کلیک نمایید.

همچنین برای جستجوی ترجمه مقالات جدید [اینجا](#) کلیک نمایید.