



بخشی از ترجمه مقاله

عنوان فارسی مقاله :

یک آشکار کننده اسپایک نوروئی جریانی با منبع 1 V به همراه سیستم تخمین زنده احتمال شناسایی تکنولوژی (CMOS سیماس) 65 نانومتری

عنوان انگلیسی مقاله :

A 1 V, Compact, Current-Mode Neural Spike Detector with
Detection Probability Estimator in 65nm CMOS



توجه !

این فایل تنها قسمتی از ترجمه میباشد. برای تهیه مقاله ترجمه شده کامل با فرمت ورد (قابل ویرایش) همراه با نسخه انگلیسی مقاله، [اینجا](#) کلیک نمایید.



بخشی از ترجمه مقاله

V. CONCLUSIONS

We have reported a 1-V, low-power neural spike detector for real-time neural recording system. The circuit performs detection by approximating NEO using current mode techniques. Further, it uses a detection probability estimate to make performance relatively insensitive to threshold setting. The chip, fabricated in a 65 nm CMOS process with a die area of $200 \mu\text{m} \times 150 \mu\text{m}$ consumes less than $2\mu\text{W}$ including global biasing.

5. نتیجه گیری

ما یک آشکارساز اسپایک کم توان یک ولتی برای سیستم ضبط نرونی گزارش دادیم. مدار تشخیص را با استفاده از تخمین NEO با تکنیک های جریانی ایجاد کردیم. علاوه بر آن، از یک تخمین زنده احتمال شناسایی برای ایجاد عدم حساسیت کارایی به تنظیم استانه استفاده کردیم. چیپ در تکنولوژی CMOS (سیماس) 65 نانومتری ساخته شده و حجم اشغالی $200 \mu\text{m} \times 150 \mu\text{m}$ و توان مصرفی کمتر از $2\mu\text{W}$ با در نظر گرفتن بلوک بایاس کلی دارد.



توجه!

این فایل تنها قسمتی از ترجمه میباشد. برای تهیه مقاله ترجمه شده کامل با فرمت ورد (قابل ویرایش) همراه با نسخه انگلیسی مقاله، [اینجا](#) کلیک نمایید.

برای جستجوی جدیدترین مقالات ترجمه شده، [اینجا](#) کلیک نمایید.