



## بخشی از ترجمه مقاله

عنوان فارسی مقاله :

طراحی تقویت کننده عملیاتی CMOS دو مرحله ای توان پایین

عنوان انگلیسی مقاله :

Design of Low Power Two Stage CMOS Operational Amplifier



### توجه !

این فایل تنها قسمتی از ترجمه میباشد. برای تهیه مقاله ترجمه شده کامل با فرمت ورد (قابل ویرایش) همراه با نسخه انگلیسی مقاله، [اینجا](#) کلیک نمایید.



## بخشی از ترجمه مقاله

### 5 . Conclusion

We have proposed a 2 stage CMOS op-amp and analyzed its behavior. Simulation results confirm that the proposed design procedure can be utilized to design op-amps that meet all the required specifications. The simulation is done with Tspice software. The design is on  $0.18\mu\text{m}$  technology. The unit gain bandwidth achieved for the design is 8MHz, the gain is 70db and phase margin is of 75degree to ensure a good stability. The total power consumed is  $19.5\mu\text{W}$ .

### 5. نتیجه گیری

ما در این مقاله، دو تقویت کننده عملیاتی دو مرحله ای را پیشنهاد کرده و رفتار آن ها را تحلیل کرده ایم. نتایج شبیه سازی تأیید می کند که پروسه طراحی پیشنهاد شده می تواند جهت طراحی تقویت کننده های عملیاتی ای که تمامی مشخصه های مورد نیاز را برآورده می کنند، مورد استفاده قرار بگیرد. طراحی در تکنولوژی 0.18 میکرومتر انجام گرفته است. پهنای باند بهره واحد به دست آمده برای طراحی برابر 8 مگاهرتز، بهره برابر 70 دسی بل و حاشیه فاز نیز برابر 75 درجه جهت تضمین یک پایداری مناسب به دست آمده است. کل توان مصرف شده نیز برابر 19.5 میکرو وات است.



### توجه !

این فایل تنها قسمتی از ترجمه میباشد. برای تهیه مقاله ترجمه شده کامل با فرمت ورد (قابل ویرایش) همراه با نسخه انگلیسی مقاله، [اینجا](#) کلیک نمایید.

برای جستجوی جدیدترین مقالات ترجمه شده، [اینجا](#) کلیک نمایید.